

DEL Présente le MCU HOLTEK BH66F5242

Conçu pour les applications de mesures



Présentation

Microcontrôleur d'architecture RISC haute performance de type 8 bits à mémoire Flash A / D qui comprend un convertisseur A / N Delta Sigma 24 bits multicanal.

Adapté pour une utilisation avec produits de mesure tels que : balances électroniques, tensiomètres, compteurs, etc.

Intégration fonctionnelle élevée : LED Driver, LDO, OPA et un CAN Delta Sigma 24 bits.

Le nombre requis de composants externes est donc considérablement réduit ce qui entraîne une réduction des coûts de fabrication du projet et une réduction de la complexité des PCB.

La fonction AOP intégrée peut être utilisée dans le cadre d'un générateur de courant constant pour piloter les capteurs externes, ce qui améliore la stabilité de la mesure et réduit l'influence de la dérive de température.

3 types de boîtiers disponibles : NSOP 16, NSOP 20 et QFN 20.

Caractéristiques

Part No.	Internal Clock	VDD	System Clock	Program Memory	Data Memory	Data EEPROM	MDU#	Stack	IAP	I/O	Timer	ADC	RTC	OPA	Interface	Package
BH66F5242	4MHz 8MHz 12MHz	2.2V~ 5.5V	4/8/12MHz or 32kHz	4Kx16	256x8	64x8	--	6	--	14	10-bit CTMx1 16-bit PTMx1	24-bitx12	--	1	SPI/I ² C/UARTx1	16NSOP/SSOP 20NSOP/QFN

4Ko de mémoire de programme flash, 256 octets de mémoire de données, 64 octets EEPROM.

Horloge interne : 4, 8 et 12MHz RC (HIRC) 32KHz RC (LIRC).

Multiprogrammation.

Les Timer Modules permettent la synchronisation, la génération d'impulsion et des fonctions de générations PWM.

Communication assurée avec interfaces externes SPI, I2C et UART.

Fonctionnalités protectives : Watchdog TIMER, Low Voltage Reset, Low Voltage Detector, excellente immunité aux bruits et protection ESD.

Outils de développement

E-Link + BH66V5242. La version d'évaluation BH66V5242 est utilisée pour émuler les comportements réels du microcontrôleur en connectant l'OCSDA (entrée/sortie de données) et les broches OCDSCK (entrée horloge) aux outils de développement Holtek HT-IDE. Le dispositif d'évaluation fournit également la fonction « On-Chip Debug ».

